

shiawiris / April 10, 2012 10:27AM

[印刷電路板佈置 \(PCB Layout \) 設計實作](#)

報名網址：<http://edu.tcfst.org.tw/edm/01K001.asp>

課程目標

印刷電路板(Printed Circuit Board,PC係整個資訊、通訊及消費性電子產業中，不可或缺之重要零組件，其將各項電子零件以電路板所形成的電子電路，發揮各項電子零組件的功能，以達到信號處理的目的，因此被譽為「電子系統產品之母」或「3C產業之基」。印刷電路板設計品質的良窳，不但直接影響電子產品的可靠度，亦可左右系統產品整體的性能及競爭力。本訓練課程採理論與實作演練兼具方式，課程中將使用PADS 與OrCAD DEMO版軟體教學。訓練對象與目標包括：

- 1.欲在短時間內熟悉 PCB Layout人員。
- 2.欲從線路圖設計到 Layout建構完整作業能力者。
- 3.RD研發人員加強設計一貫化品質作業。
- 4.欲從事 Layout設計人員可從毫無經驗到實作上手。
- 5.欲培養第二專長或 SOHO工作室創業人員。

修課條件

大專以上理工科系畢，從事相關產業及有興趣者。

課程綱要

- 1.線路圖製作、各種常用零件包裝介紹、國際規範要求等等...
- 2.Layout基本概念、PCB零件建立、線路圖與PCB Layout關係及轉換。
- 3.實作演練：製作線路圖/轉入PCB，零件佈置規劃Placement/PCB Rule設定/繞線、自動繞線/底片製作。

課程師資 台灣電檢中心 林宗清課長

上課時數 36 小時

上課地點 台北市金華街110號3樓
