

shiaiwiris / June 27, 2016 03:56PM

[《智慧電子學院計畫》積體電路佈局設計人才養成班\(第二期\)-課程說明暨甄選會](http://edu.tcfst.org.tw/query_coursedetail.asp?courseidori=05S036-1&tcfst=yes)http://edu.tcfst.org.tw/query_coursedetail.asp?courseidori=05S036-1&tcfst=yes

【課程名稱】 《智慧電子學院計畫》積體電路佈局設計人才養成班(第二期)-課程說明暨甄選會

【課程代碼】 05S036-1

【上課時間】 2016/7/21(四), 14:00-17:00。(實際甄試時間依據當天參加人數訂定)

【課程特色】 在全球半導體市場趨於成熟下, 2015年起全球產業併購潮在全球風起雲湧, 台灣業者聯發科也積極進行多項購

併案。半導體產業的成長動能, 主要是來自於物聯網應用、新款智慧手持產品、穿戴裝置產品與新興市場的需求。由於行動智慧裝置規格的提升, 將持續驅動對於晶片需求, 加上穿戴式裝置與物聯網、雲端等應用將陸續蓬勃發展, 可望帶動半導體商機, 以及全球智慧手持裝置中低階市場崛起, 有利台灣IC設計業成長態勢, 進而帶動在IC設計領域相關之職缺需求, 對於後段的電路佈局人力需求也逐漸提高。相對其他產業而言, 該產業對於人力素質的要求較高, 也因此形成了一道進入障礙。

針對此落差, 自強集合產、官、學、研的資源開辦「積體電路佈局人才養成班」, 透過完整且實務緊密結合的課程訓練, 讓原本是門外漢的你順利「敲響」IC設計產業求職敲門磚, 往科技新貴的夢想前進!

【修課條件】 1. 欲報名參加「自強積體電路佈局人才養成班」的待就業學員。

2. 大專以上畢業且欲從事此領域工作者, 均可報名本課程。

3. 男性學員須服完兵役或免服兵役方可參加。

4. 此培訓以就業為主要目標, 無就業意願或有升學、進修意願者請勿報名!

5. 課前需參與6月28日14:00面試與測驗並於正式錄取

【課程大綱】 1. 培訓目標說明

2. 參訓對象資格說明

3. 課程規劃內容介紹(師資、課程內容及時數、授課教材、上課地點等)

4. 就業資訊及就業輔導方式

5. 教學生活管理

6. 參訓學員應負擔自繳費用額度及中途離退訓時等有關參訓者權利義務事項。

7. 討論及問題回答

8. 進行甄選, 甄選內容: 筆試及口試(包含基本資料審查)

【上課時數】 3 小時

【上課地點】 台北分部(台北市博愛路80號3樓)

【主辦單位】 經濟部工業局

【承辦單位】 財團法人資訊工業策進會

【執行單位】 財團法人自強工業科學基金會

【相關課程】 05S036【政府補助申請中】積體電路佈局設計人才養成班(第二期)

【課程費用】 0元

【諮詢專線】 02-23113316分機2282 林小姐 hllin@tcfst.org.tw

【學員須知】 報名與繳退費方法 | 常見問題與解決 | 會員紅利積點活動辦法

【注意事項】 ◇6月28日14:00舉行課前測驗與面試, 參加者請務必線上報名。(當天請準備身分證與畢業證書影本各一份, 另請攜帶正本備查。)

◇口試時間依據當天參加人數訂定, 並依序進行口試。

◇甄試後於6月30日公佈錄取名單, 公佈於【自強基金會網頁】, 依甄試成績名次依序錄訓正取

20位, 其餘成績及格者皆列為備取。正取名單由專人以

mail、簡訊或電話進行錄訓通知, 於開訓日前完成繳費作業, 並於開訓日辦理報到手續。