

shiaiwiris / April 10, 2012 10:51AM

[PCB Layout之安規與EMC最佳化設計實務](#)

報名網址：[http://edu.tcfst.org.tw/query\\_coursedetail.asp?courseidori=01K030&tcfst=yes](http://edu.tcfst.org.tw/query_coursedetail.asp?courseidori=01K030&tcfst=yes)

課程名稱】 PCB Layout之安規與EMC最佳化設計實務

【課程代碼】 01K030

【上課時間】 2012/08/16(四)、08/17(五)，9:00~16:00，共12小時

【課程目標】 進階PCB Layout 電磁相容 ( EMC ) 低電壓安規(LVD) 建立指導規範

【課程大綱】 1.安規基礎概念

2.工科要求-安全間距法規查表

3.PCB LAOUT 電流計算

4.Safety / UL / LVD之組裝

5.EMC重點介紹

6.PCB Layout設計規範

7.高速電路佈局

8.地的安排

【上課時數】 12 小時

【上課地點】 台北分部(台北市金華街110號3樓)

【課程費用】 7000元

【超值優惠】 VIP企業會員價：VIP企業會員可享優惠價格 (按我)

會員優惠價：會員於開課前七天完成報名繳費者可享會員優惠價 6300 元

會員紅利折抵：本課程歡迎使用紅利折抵，最高可使用 300 點

【諮詢專線】 02-33223139分機2287 林小姐 HCLin@tcfst.org.tw

---