shiawiris / April 10, 2012 10:50AM

高速電路板設計理論及佈局準則

報名網址：http://edu.tcfst.org.tw/query_coursedetail.asp?courseidori=01K029&tcfst=yes
【課程名稱】 高速電路板設計理論及佈局準則
【課程代碼】 01K029
【上課時間】 2012/08/02(四)、 08/09(四)、 08/16(四)、 08/23(四) ， 9:00~16:00
【課程目標】 為了讓已稍具電路板佈局設計基礎者及管理者更進一步瞭解高速電路板的設計，因此課程著重在探討高速數位系統在電路板設計時所帶來的電性問題。同時也介紹相關的佈局設計方法，以期能掌握高速電路板佈線的基本準則。
【課程大綱】 1.印刷電路板佈線設計之流程
2.高速電路板的基本觀念
3.傳輸線理論
4.反射和終端技術
5.串音
6.非理想連線
7.非理想回流路徑

【上課時數】 30 小時
【上課地點】 台北分部(台北市金華街110號3樓)
【課程費用】 9500元
【超值優惠】 VIP企業會員價：VIP企業會員可享優惠價格 (按我)
會員優惠價：會員於開課前七天完成報名繳費者可享會員優惠價 8550 元
會員紅利折抵：本課程歡迎使用紅利折抵，最高可使用 475 點

【諮詢專線】 02-33223139分機2287 林小姐 HCLin@tcfst.org.tw